



Мікропроцесорні пристрої мехатронних комплексів

Робоча програма навчальної дисципліни (Силабус)

Реквізити навчальної дисципліни

Рівень вищої освіти	<i>Перший (бакалаврський)</i>
Галузь знань	<i>14 Електрична інженерія¹</i>
Спеціальність	<i>141 Електроенергетика, електротехніка та електромеханіка</i>
Освітня програма	<i>Інжиніринг інтелектуальних електротехнічних та мехатронних комплексів</i>
Статус дисципліни	<i>Вибіркова Вибіркові освітні компоненти</i>
Форма навчання	<i>Очна (денна)/ заочна/дистанційна)</i>
Рік підготовки, семестр	<i>4курс, весняний семестр;</i>
Обсяг дисципліни	<i>4 кредита 120 годин</i>
Семестровий контроль/ контрольні заходи	<i>Залік</i>
Розклад занять	<i>http://rozklad.kpi.ua/</i>
Мова викладання	<i>Українська</i>
Інформація про керівника курсу / викладачів	<i>Лектор: ст. викладач Прядко Сергій Леонідович; e-mail: psl2012@ukr.net; тел. +38-066-721-43-89 (10:00 – 17:00) Практичні / Лабораторні: ст. викл. Прядко Сергій Леонідович; e-mail: psl2012@ukr.net; тел. +38-066-721-43-89(10:00 – 17:00);</i>
Розміщення курсу	<i>Googleclassroom, персональна сторінка викладача</i>

Програма навчальної дисципліни

1. Опис навчальної дисципліни, її мета, предмет вивчення та результати навчання

Дисципліна " Мікропроцесорні пристрої мехатронних комплексів" займає важливе місце серед вибірових дисциплін, які визначають теоретичний рівень професійної підготовки електромеханіків. Однією з найбільш важливих умов, що забезпечують розвиток енергетики, електротехнічних та мехатронних комплексів є автоматизація на основі сучасної мікропроцесорної техніки. Вирішення цих задач вимагає підготовки кваліфікованих фахівців, здатних проектувати, розробляти, експлуатувати й обслуговувати таку складну техніку з мікропроцесорним керуванням.

Мета вивчення дисципліни - є вивчення студентами основ побудови цифрової та мікропроцесорної техніки на базі методів синтезу та аналізу цифрових та мікропроцесорних пристроїв, їх ефективне застосування в сучасних енергозберігаючих електротехнічних та електромеханічних системах та комплексах . Вивчення матеріалу даної дисципліни орієнтовано на широке застосування обчислювальної техніки.

¹В полях Галузь знань/Спеціальність/Освітня програма:

Для дисциплін професійно-практичної підготовки зазначається інформація відповідно до навчального плану.

Для соціально-гуманітарних дисциплін вказується перелік галузей, спеціальностей, або «для всіх».

Предметом навчальної дисципліни є синтез мікропроцесорних систем та мікропроцесорних пристроїв на основі мікроконтролерів.

Програмні результати навчання:

(ФК1) здатність вирішувати практичні задачі із застосуванням систем автоматизованого проектування і розрахунків (САПР); (ФК23) здатність проектувати системи керування електротехнічними комплексами відповідно до технічних умов згідно існуючих стандартів та нормативної документації.; (ФК24) здатність вирішувати комплексні спеціалізовані задачі і практичні проблеми, пов'язані з розробкою автоматизованих систем управління із врахуванням експертного досвіду.

(ПРН6) застосовувати прикладне програмне забезпечення, мікроконтролери та мікропроцесорну техніку для вирішення практичних проблем у професійній діяльності; (ПРН8) обирати і застосовувати придатні методи для аналізу і синтезу електромеханічних та електроенергетичних систем із заданими показниками; (ПРН18) вміти самостійно вчитися, опановувати нові знання і вдосконалювати навички роботи з сучасним обладнанням, вимірювальною технікою та прикладним програмним забезпеченням.

2. Пререквізити та постреквізити дисципліни (місце в структурно-логічній схемі навчання за відповідною освітньою програмою)

Навчальна дисципліна «Мікропроцесорні пристрої мехатронних комплексів» викладається на основі знань та умінь, одержаних студентами під час вивчення кредитних модулів таких дисциплін як: «Фізика», «Математика», «Обчислювальна техніка та програмування», «Основи цифрової та аналогової схемотехніки», тощо.

Знання та уміння, одержані в процесі вивчення навчальної дисципліни «Мікропроцесорні пристрої мехатронних комплексів» є необхідними для кожного фахівця даної спеціальності, які вирішують інженерні завдання у сфері електротехніки і мехатроніки та при вивченні таких дисциплін: «Автоматизований електропривод машин та установок», «Моделювання електротехнічних комплексів», «Цифрові та нелінійні системи керування електротехнічними комплексами», тощо.

3. Зміст навчальної дисципліни

Навчальна дисципліна «Мікропроцесорні пристрої мехатронних комплексів» з 3 розділів:

Розділ 1 Перетворювання та формування цифрових сигналів:

Тема 1.1 Інформаційні основи комп'ютерної схемотехніки

Тема 1.2 Арифметичні основи комп'ютерної схемотехніки

Тема 1.3 Логічні основи комп'ютерної схемотехніки

Розділ 2 Побудова мікропроцесорних та мікроконтролерних систем.

Тема 2.1 Загальна структура мікропроцесорної системи.

Тема 2.2 Інтерфейси мікропроцесорних систем.

Тема 2.3 Аналогове введення-виведення.

Тема 2.4 Однокристальні мікроконтролери з CISC архітектурою

Тема 2.5 Однокристальні мікроконтролери AVR з RISC архітектурою

Розділ 3 Програмування мікропроцесорних систем і контролерів

Тема 3.1 Програмне забезпечення для програмування мікроконтролерів.

Тема 3.2 Система команд і програмна модель AVR

. Тема 3.3 Програмування Arduino

4. Навчальні матеріали та ресурси

4.1. Базова література:

1. Новацький, А. О. Мікропроцесорні та мікроконтролерні системи. Частина 1. Мікропроцесорні системи [Електронний ресурс] : підручник / А. О. Новацький ; КПІ ім. Ігоря Сікорського. – Київ : КПІ ім. Ігоря Сікорського, 2020. – 361 с
<https://ela.kpi.ua/handle/123456789/31216>
2. Мікропроцесори та мікроконтролери: Курс лекцій [Електронний ресурс] : навч. посіб.; уклад.: Д. Д. Татарчук, Ю. В. Діденко. – Київ : КПІ ім. Ігоря Сікорського, 2020. – 238 с. <https://ela.kpi.ua/handle/123456789/40858>
3. Денисюк В.О. Мікропроцесорні системи управління: навч. посіб./ В.О.Денисюк, С.М.Цирульник; Вінн. нац. аграр. ун-т. Вінниця: ТВОРИ, 2021. 204 с.
4. Проектування мікропроцесорних систем керування: навчальний посібник / І.Р. Козбур, П.О. Марущак, В.Р. Медвідь, В.Б. Савків, В.П. Пісьціо. – Тернопіль: Вид-во ТНТУ імені Івана Пулюя, 2022. – 324 с. <http://elartu.tntu.edu.ua/handle/lib/39189>
5. Грищук Ю. С. Мікроконтролери: Архітектура, програмування та застосування в електромеханіці : навч. посіб. / Ю. С. Грищук. – Харків : НТУ «ХП», 2019. – 384 с.
6. Шликов, В. В. Мікропроцесорна техніка. Практикум [Електронний ресурс] : навчальний посібник / В. В. Шликов ; – Київ : КПІ ім. Ігоря Сікорського, 2018. – 145 с.
<https://ela.kpi.ua/handle/123456789/24694>

4.2. Допоміжна література:

1. Новацький, А. О. Електроніка та мікропроцесорна техніка. Ч. Мікропроцесорні системи [Електронний ресурс] : / А. О. Новацький ; – Київ : КПІ ім. Ігоря Сікорського, Вид-во «Політехніка», 2023. – 489 с. <https://ela.kpi.ua/handle/123456789/55622>
2. Новацький, А. О. Мікропроцесорні та мікроконтролерні системи. Частина 2. Проектування мікропроцесорних систем. Лабораторний практикум [Електронний ресурс] : навч. посібн. / А. О. Новацький ; – Київ : КПІ ім. Ігоря Сікорського, 2021. – 268 с.
<https://ela.kpi.ua/handle/123456789/43054>
3. Гололобов Д.О. Основи комп'ютерної техніки та програмування мікропроцесорів: навч.посібк./ Д.О.Гололобов – Київ: Видавничий центр Державного університету телекомунікацій, 2019.– 58с.
4. Матвієнко М. П. Комп'ютерна схемотехніка: навч. посіб./ Матвієнко М. П., Розен В. П. — К.:Видавництво Ліра-К, 2020. — 192 с.
5. Основи цифрової та аналогової схемотехніки. Комп'ютерний практикум [Електронний ресурс] : навч. посібн. / В. П. Розен, О. О. Закладний, С. Л. Прядко, В. Г. Смоляр; – Київ : КПІ ім. Ігоря Сікорського, 2022. – 50 с.
<https://ela.kpi.ua/handle/123456789/49140>
6. Jeremy Blum Exploring Arduino: Tools and Techniques for Engineering Wizardry 2nd Edition Wiley November 19, 2019- 512 pages.
7. Програмування мікроконтролерів AVR : [навчальний посібник] / С. М. Цирульник, О. Д. Азаров, Л. В. Крупельницький, Т. І. Трояновська. – Вінниця : ВНТУ, 2018. – 111 с.

Літературу, бібліографія якої подана із посиланням, можна знайти в інтернеті. Літературу, бібліографія якої не містить посилання, можна знайти в бібліотеці КПІ ім. Ігоря Сікорського. Обов'язковим для прочитання є окремі розділи базової літератури [1]-[5]. Розділи базової літератури, що є обов'язковими для прочитання, а також зв'язок цих ресурсів з конкретними темами дисципліни наводиться нижче, в методиці

опанування навчальної дисципліни. Усі інші літературні джерела є факультативними, з ними рекомендується ознайомитись

Навчальний контент

1. Методика опанування навчальної дисципліни(освітнього компонента)

Методика опанування навчальної дисципліни заснована на таких методах навчання: лекції – словесний метод в поєднанні з наочним методом (презентації, ілюстрації); практичні та лабораторні – практичний метод, групова робота. При виконанні РГР використовується дослідницький метод та робота з навчально-методичною літературою.

Тиж- день	Зміст навчальної роботи
1-2	<p>Лекція № 1 Тема 1.1 Інформаційні основи комп'ютерної схемотехніки . Вступ. Предмет і структура курсу Форми представлення інформації. Основні поняття. Сигнали. Види сигналів, їх параметри. Вимірювання часових і амплітудних характеристик сигналів.. Імпульсні та потенціальні сигнали. Інформаційні міри</p> <p>Література:[1, 3]</p> <p>Лекція № 2 Тема 1.2 Арифметичні основи комп'ютерної схемотехніки Системи числення. Перетворення числової інформації з однієї системи числення в іншу . Форми зображення чисел . Виконання арифметичних операцій над числами.</p> <p>Література:[1]</p>
3-4	<p>Лекція № 3 Тема 1.2 Арифметичні основи комп'ютерної схемотехніки Формати подання чисел. Подання чисел з знаком. Прямий код числа. Зворотній код числа. Додатковий код числа. Групування біт. Комп'ютерна арифметика з перетворенням прямих і зворотніх кодів чисел</p> <p>Література:[1]</p> <p>Лекція № 4. Тема1.3 Логічні основи комп'ютерної схемотехніки . Перемикальні функції. Перемикальна функція двійкового аргументу. Поняття про комбінаційні та часові функції. Способи завдання комбінаційних функцій. Логічні функції одної та двох змінних. Логічні функції (I, I-НІ, АБО, АБО-НІ та ін.).</p> <p>Література:[1, 4]</p>
5-6	<p>Лекція № 5. Тема1.3 Логічні основи комп'ютерної схемотехніки. Суматори, мультиплексори. Дешифратори (декодери) Тригерні пристрої. Узагальнена схема тригера. Асинхронні та синхронні тригери. Асинхронні RS-тригери. Синхронні тригери (рахівні). Т-тригери та RST-тригери. Синхронний D-тригер. Універсальний ІК-тригер.</p> <p>Література:[1, 4]</p> <p>Лекція № 6. Тема1.3 Логічні основи комп'ютерної схемотехніки. Регістрові та рахункові цифрові пристрої. Паралельні, послідовні та паралельно-послідовні регістри. Регістри пам'яті. Регістри зсуву. Лічильники імпульсів – підсумовуючі, віднімальні і реверсивні</p> <p>Література:[1, 4]</p>
7-8	<p>Лекція № 7 Тема 2.1 Загальна структура мікропроцесорної системи. Побудова мікропроцесорних та мікроконтролерних систем.. Основні поняття та визначення Архітектура, структури мікропроцесорних систем та мікроконтролерів для пристроїв управління та контролю. Переваги мікропроцесорних систем контролю та управління. Організація шин.</p> <p>Література:[1, 3]</p> <p>Лекція № 8. Тема 2.1 Загальна структура мікропроцесорної системи. Модульна</p>

	<p>структура мікропроцесорної системи Структура типової локальної мікропроцесорної системи керування . Структура типового мікро-процесора та мікроконтролера. Порівняльна характеристика мікро-процесора та мікроконтролера. Підключення мікропроцесора до системної шини .</p> <p>Література:[1,2,3]</p>
9-10	<p>Лекція № 9. Тема 2.2 Інтерфейси мікропроцесорних систем. Послідовний периферійний інтерфейс . Паралельний периферійний інтерфейс. Послідовна асиметрична шина . синхронний послідовний інтерфейс RS-232 . Асинхронні послідовні інтерфейси RS-422 та RS-485 . Синхронний інтерфейс CAN .2.4.7. Інтерфейс USB</p> <p>Література:[1,2,3]</p> <p>Лекція № 10. Інтерфейси мікропроцесорних систем Універсальний асинхронний прийомопередавач(УАПП). Регістр керування/статусу УАПП. Робота УАПП у мультимікроконтролерних системах Особливості роботи УАПП у різних режимах. Ввід-вивід у мікроконтролерних системах. Розширення вводу виводу за допомогою мікросхеми 8255A</p> <p>Література:[1,4,3]</p> <p>Модульна контрольна робота 1.</p>
11-12	<p>Лекція 11.Тема 2.3 Аналогове введення-виведення.. Особливості введення-виведення аналогової інформації. Застосування аналого-цифрового перетворювача для введення аналогової інформації в мікропроцесорну систему .Пристрій вибірки-зберігання. Принцип роботи паралельно-послідовного аналого цифрового перетворювача..</p> <p>Література:[1,2,3]</p> <p>Лекція 12. Тема 2.3 Аналогове введення-виведення Застосування цифро-аналогового перетворювача для виведення цифрової інформації з мікропроцесорної системи Структура, основні характеристики, параметри. Цифро-аналогові перетворювачі з прямим і проміжним перетворенням. Перетворювачі з підсумовуванням напруги і струму</p> <p>Література:[1,3,4]</p>
13-14	<p>Лекція 13. Тема 2.4 Однокристальні мікроконтролери з CISC архітектурою Типова структура мікроконтролера Базова архітектура мікро-контролерів MCS-51 . Порти введення-виведення мікроконтролера 8051 . Блок таймерів-лічильників. Система переривань. Режими енергоспоживання МК. Система команд</p> <p>Література:[1,2,3,5]</p> <p>Лекція 14. Тема 2.5 Однокристальні мікроконтролери AVR з RISC архітектурою Однокристальні мікроконтролери AVR з RISC архітектурою Архітектура AVR мікроконтролерів. Система команд і програмна модель AVR. Програмування в машинних кодах Порти введення/виведення AVR. Програмне введення/виведення інформації . Таймери/лічильники. Модуль переривань</p> <p>Література:[1,3,5]</p>
15-16	<p>Лекція 15. Тема 2.5 Однокристальні мікроконтролери AVR з RISC архітектурою /Загальні відомості про мікроконтролери Arduino/Freduino. Структура та принцип роботи контролера. Центральний процесор. Оперативна пам'ять та пам'ять програм/ Короткий огляд сімейства мікроконтролерів Arduino.</p> <p>Література:[1,3,5,6]</p> <p>Лекція 16. Тема 3.1 Програмне забезпечення для програмування мікроконтролерів Програмні засоби підтримки проектування та від лагодження мікропроцесорних систем. Середовища розробки програмного забезпечення для мікроконтролерів AVR</p>

	Компілятори асемблера Компілятори мови C . Інтегроване середовище розробки програм AVR Studio Література: [1, 3,5,6]
17-18	Лекція 17. Тема 3.2 Система команд і програмна модель AVR. Середовища розробки програмного забезпечення для мікроконтролерів AVR Компілятори асемблера Компілятори мови C . Інтегроване середовище розробки програм AVR Studio Література: [1, 3,5,6] Лекція 18. Тема 3.3 Програмування Arduino. Біти і байти. Базова структура програми. Послідовне виконання програми. Головна програма: функції Setup() та Loop(). Переривання виконання програми. Команди Arduino і їх застосування. Типи даних. Оператори. Керуючі конструкції. Цикли. Функції та підпрограми. Література: [1,3,5,6]

Лабораторні заняття

№ з/п	Завдання, які виносяться на лабораторні заняття
Комп'ютерний практикум 1	Вивчення роботи портів вводу-виводу плати Arduino Мета: навчитися програмувати Arduino та дослідити роботу портів вводу-виводу мікроконтролера.
Комп'ютерний практикум 2	Вивчення роботи переривань, ШІМ та АЦП програмованого мікроконтролера Arduino Мета: дослідити можливості створення аналогового сигналу і дослідити роботу переривань, АЦП та ШІМ в контролерах Arduino
Комп'ютерний практикум 3	Робота з світлодіодними індикаторами Мета: дослідити роботу RGB світлодіода, закріпити навички роботи з цифровими портами, тактовими кнопками, формуванням ШІМ.
Комп'ютерний практикум 4	Робота з семисегментним індикатором Мета: ознайомитись з принципом роботи семисегментного індикатора та дослідити можливості програмування його роботи у динамічному режимі; навчитися програмувати режими роботи семисегментного індикатора .
Комп'ютерний практикум 5	. Семисегментний індикатор з регістром зсуву 74НС595 Мета: ознайомитись з принципом роботи регістру зсуву 74НС595 разом з семисегментним індикатором та дослідити можливості програмної реалізації SPI інтерфейсу мікроконтролера Arduino;.
Комп'ютерний практикум 6	. Робота з LCD. дисплеєм Мета: ознайомитись з принципом роботи LCD . дисплея з контролером HD44780 у 4 бітному режимі підключення та дослідити можливості виведення на дисплей інформації; закріпити навички роботи з цифровими портами, тактовими кнопками, масивами.
Комп'ютерний практикум 7	Програмування Arduino. Дослідження роботи датчика температури LM35 Мета: ознайомитись з принципом роботи та зчитуванням даних датчика температури LM35
Комп'ютерний практикум 8	Програмування Arduino. Дослідження роботи датчика температури та вологості DHT11 Мета: ознайомитись з принципом роботи та зчитуванням даних датчика температури та вологості DHT11.
Комп'ютерний практикум 9	. Робота з матричним світлодіодним індикатором Мета: ознайомитись з принципом роботи матричного світлодіодного індикатора 8×8 точок, драйвера керування роботою світлодіодною матрицею MAX7219;

2. Самостійна робота студента

*Самостійна робота студента передбачає:
підготовку до аудиторних занять – 30 год;
підготовку до модульної контрольної роботи – 2 год;
виконання РГР – 10 год;
підготовку до заліку – 6 год.*

Політика та контроль

7. Політика навчальної дисципліни (освітнього компонента)

Політика навчальної дисципліни «Мікропроцесорні пристрої мехатронних комплексів» заснована на політиці КПІ ім. Ігоря Сікорського. КПІ ім. Ігоря Сікорського є вільним і автономним центром освіти, що покликаний давати адекватні відповіді на виклики сучасності, плекати й оберігати духовну свободу людини, що робить її спроможною діяти згідно з власним сумлінням; її громадянську свободу, яка є основою формування суспільно відповідальної особистості, та академічну свободу і добросовісність, що є головними рушійними чинниками наукового поступу. Внутрішня атмосфера Університету будується на засадах відкритості, прозорості, гостинності, повазі до особистості.

Вивчення навчальної дисципліни «Мікропроцесорні пристрої мехатронних комплексів» потребує: підготовки до комп'ютерного практикуму; виконання індивідуального завдання згідно з навчальним планом; опрацювання рекомендованої основної та додаткової літератури.

Підготовка та участь у комп'ютерних практикумах передбачає: ознайомлення з програмою навчальної дисципліни та планами комп'ютерного практикуму; вивчення теоретичного матеріалу; виконання завдань, запропонованих для самостійного опрацювання.

Результатом підготовки до комп'ютерного практикуму має бути здобуття вмінь та навичок працювання з системами комп'ютерного програмування. Відповідь здобувача повинна демонструвати ознаки самостійності виконання поставлених завдань, відсутність ознак повторюваності та плагіату.

Присутність здобувачів вищої освіти на комп'ютерних практикумах є обов'язковою. Пропущені з поважних причин заняття мають бути відпрацьовані.

Здобувач вищої освіти повинен дотримувати навчально-академічної етики та графіка навчального процесу; бути зваженим, уважним.

За участь у Всеукраїнській олімпіаді (конкурсі наукових робіт) студенту нараховується 5 (I тур) або 10 (II тур) балів. За написання статті та її публікацію студенту нараховується 10 балів (видання, що входить до Scopus або Web of Science) або 6 балів (фахове видання України). За публікацію тез доповіді на науковій конференції – 3 бали. Загальна сума заохочувальних балів не може перевищувати 10 балів.

8. Види контролю та рейтингова система оцінювання результатів навчання (PCO)

Поточний контроль: завдання комп'ютерного практикуму (9 комп'ютерних практикумів × 8 балів = 72 бали), МКР (проводиться безпосередньо на практичному занятті, у присутності викладача, 10 балів), РГР (18 балів). МКР виконується у вигляді тесту та задачі. МКР студент виконує безпосередньо на лекційному занятті, за 45 хвилин до його закінчення. По закінченню заняття МКР закривається і не підлягає переписуванню або виконанню дома. Тест містить 2 теоретичних запитання і завдання. Відповіді оцінюються у 4 бали теоретичні і 10 практичне завдання

Завдання в рамках комп'ютерного практикуму оцінюються в 8 балів за такими критеріями:

– «відмінно» – повна відповідь (не менше 90 % потрібної інформації), надані відповідні обґрунтування та особистий погляд – 8-7 балів;

- «добре» – достатньо повна відповідь (не менше 75 % потрібної інформації), що виконана згідно з вимогами до рівня «умінь» або містить незначні неточності – 6-5 бали;
- «задовільно» – неповна відповідь (не менше 60 % потрібної інформації), виконана згідно з вимогами до «стереотипного» рівня та містить деякі помилки – 4-3 бали;
- «незадовільно» – незадовільна відповідь – 0 балів.

РГР оцінюється в 18 балів за такими критеріями:

- «відмінно» – повна відповідь (не менше 90 % потрібної інформації), надані відповідні обґрунтування та особистий погляд – 18 – 17 балів;
- «добре» – достатньо повна відповідь (не менше 75 % потрібної інформації), що виконана згідно з вимогами до рівня «умінь» або містить незначні неточності – 16 – 14 балів;
- «задовільно» – неповна відповідь (не менше 60 % потрібної інформації), виконана згідно з вимогами до «стереотипного» рівня та містить деякі помилки – 13 – 9 балів;
- «незадовільно» – незадовільна відповідь – 0 балів.

Вимоги до написання РГР надаються у вигляді методичних рекомендацій і розміщуються у Googleclassroom, та у системі «Електронний Кампус КПІ».

Календарний контроль: проводиться двічі на семестр як моніторинг поточного стану виконання вимог силабусу. Умовою позитивного першого та другого календарного контролів є отримання не менше 50 % максимально можливого на момент відповідного календарного контролю рейтингу.

Семестровий контроль: залік. Умови допуску до семестрового контролю: виконані і зараховані комп'ютерні практикуми, МКР, РГР.

Студенти, які виконали всі умови допуску до заліку та мають рейтингову оцінку 60 і більше балів, отримують відповідну до набраного рейтингу оцінку без додаткових випробувань. Сума рейтингових балів, отриманих студентом протягом семестру, переводиться до підсумкової оцінки згідно з таблицею.

Якщо сума балів менша за 60, але виконані і зараховані комп'ютерні практикуми, МКР, РГР студент виконує залікову роботу. У цьому разі сума балів за комп'ютерні практикуми, МКР та за залікову роботу переводиться до підсумкової оцінки згідно з таблицею.

Студент, який у семестрі отримав більше 60 балів, але бажає підвищити свій результат, може взяти участь у заліковій роботі. У цьому разі остаточний результат складається із балів, що отримані на заліковій роботі, та балів за комп'ютерні практикуми, МКР.

Залікова робота оцінюється у 40 балів. Контрольне завдання цієї роботи складається з двох теоретичних запитань з переліку, що наданий у додатку до силабусу, та задачі.

Теоретичне запитання оцінюється в 10 та задача оцінюється в 20 балів згідно таким критеріям:

- «відмінно» – повна відповідь (не менше 90 % потрібної інформації), надані відповідні обґрунтування та особистий погляд – 10-9 балів теоретичне та 20-18 задача;
- «добре» – достатньо повна відповідь (не менше 75 % потрібної інформації), що виконана згідно з вимогами до рівня «умінь» або містить незначні неточності – 8– 7 балів теоретичне 17-15 задача;
- «задовільно» – неповна відповідь (не менше 60 % потрібної інформації), виконана згідно з вимогами до «стереотипного» рівня та містить деякі помилки – 6-5 балів теоретичне – 14-12 балів задача;
- «незадовільно» – незадовільна відповідь – 0 балів.

Для заочної форми навчання

Поточний контроль: МКР (10 балів), РГР (60 балів), (1 комп'ютерний практикум = 30 балів). Структура МКР та РГР, вимоги до них та критерії оцінювання аналогічні як і для очної форми навчання і наведені вище.

Семестровий контроль: залік. Умови допуску до семестрового контролю: виконані і зараховані МКР та ДГР.

Студенти, які виконали умови допуску до заліку, виконують екзаменаційну роботу. Сума балів за МКР, ДГР та за залікову роботу переводиться до підсумкової оцінки згідно з таблицею.

Залікова робота оцінюється у 50 бали, як і для очної форми навчання. Критерії оцінювання наведено вище.

Таблиця відповідності рейтингових балів оцінкам за університетською шкалою:

<i>Кількість балів</i>	<i>Оцінка</i>
100-95	Відмінно
94-85	Дуже добре
84-75	Добре
74-65	Задовільно
64-60	Достатньо
Менше 60	Незадовільно
Не виконані умови допуску	Не допущено

9. Додаткова інформація з дисципліни (освітнього компонента)

Перелік питань, які виносяться на семестровий контроль, наведено у додатку до силябусу.

Здобувач вищої освіти має можливість пройти онлайн курс(и) за однією або декількома темами, передбаченими робочою програмою навчальної дисципліни. Онлайн курс здобувач може обрати самостійно або за рекомендацією викладача. 1 год прослуханого курсу оцінюється у 0,83 бали. Максимальна кількість годин, яка може бути зарахована за результатами неформальної освіти, становить 12 год, відповідно максимальна кількість балів за такі результати становить – 10 балів.

Робочу програму навчальної дисципліни (силябус):

Складено: старший викладач кафедри автоматизації електротехнічних та мехатронних комплексів,

Прядко Сергій Леонідович

Ухвалено: кафедрою АЕМК (протокол № 17 від 31.06.23 р.)

Погоджено: НМК НН ІЕЕ ² (протокол №9 від 22.06.23 р.)

²Методичною радою університету– для загальноуніверситетських дисциплін.

Додаток до силабусу освітнього компонента
« Мікропроцесорні пристрої мехатронних комплексів»

Перелік питань, що виносяться на семестровий контроль

1. Яка різниця між внутрішнім та зовнішнім інтерфейсом?
2. Що є невід'ємною частиною мікропроцесорної системи?
3. Чим відрізняється цифровий сигнал від цифрового коду?
4. Навіщо потрібні аналого-цифровий та цифро-аналоговий перетворювачі?
5. Що розуміють під традиційною цифровою системою?
6. Як правильно зрозуміти фразу «алгоритм обробки інформації жорстко пов'язаний із схемотехнікою системи»? Чи можете ви навести приклад такого зв'язку (або пристрою)?
7. Що таке спеціалізована система? У чому її переваги та недоліки?
8. Що засіб універсальності мікропроцесорної системи?
9. Що таке мікропроцесор? Навіщо він потрібен?
10. Що таке велика інтегральна схема? Чому вона називається великою (попри те, що її розмір може бути з монету)?
11. Що таке центральний процесор?
12. Дайте визначення поняттям "вбудований мікропроцесор", "комунікаційний мікропроцесор", "секційний мікропроцесор".
13. У чому полягає робота мікропроцесора?
14. Що таке програма? У чому різниця між алгоритмом, програмою та вихідним кодом програми?
15. Що таке система команд? Як можна охарактеризувати систему команд? Наведіть приклади застосування характеристик
16. Які ви можете виділити структурні складові мікропроцесора?
Яка основна ідея шинної структури зв'язків?
17. Перерахуйте характеристики шинної структури зв'язків. У чому її недоліки (і які тоді переваги)?
18. Що таке мультиплексована передача даних? Які її переваги та недоліки?
19. Що таке протокол обміну інформацією?
20. Які показники мікропроцесорної системи?
21. Яка відмінність між шиною та магістраллю. Які бувають шини (і які бувають магістралі, навести приклади)?
22. Що таке принстонська архітектура (чи є ще назви цієї архітектури)?
23. Що таке гарвардська архітектура?
24. Які знаєте типи мікропроцесорних систем?
25. Дайте характеристику наступним системам: мікроконтролер, контролер, мікрокомп'ютер, комп'ютер. Де вони використовують?
27. Що визначає шина даних?
28. Що мають на увазі, коли говорять про розрядність магістралі?
29. Що визначає шина адреси?
30. Чим обмежений допустимий обсяг «прямо адресованої» внутрішньої пам'яті мікропроцесорної системи?
31. Як пов'язано кількість розрядів шини адреси та кількість прямих адрес внутрішньої пам'яті мікропроцесорної системи? Як ви вважаєте, чому адреси називаються «прямими»?
32. Що мають на увазі, коли кажуть, що шина мікропроцесорної системи односпрямована (або двоспрямована)?
33. Що таке мультиплексування шин і рахунок чого воно здійснюється?
34. Що визначають сигнали шини керування?

35. Які типи обміну даними Ви знаєте?
Що відбувається при включенні живлення процесора?
36. Навіщо потрібна схема управління вибіркою команд?
37. Які операції виконує арифметико-логічний пристрій?
38. Як можна підвищити продуктивність процесора?
39. Як Ви вважаєте, чому продуктивність процесора можна зробити вище, якщо зменшити кількість команд, виконуваних арифметико-логічним пристроєм?
40. Що таке внутрішня розрядність процесора?
41. Які є підходи до призначення регістрів процесора?
42. Що таке регістр ознак? Яка від нього користь?
43. Які функції схеми керування перериваннями?
44. Які функції схеми керування прямим доступом до пам'яті?
45. Що робить схема логіки управління?
46. Перелічіть параметри пристрою пам'яті.
47. Що визначає селектор (дешифратор) адреси?
48. Що можна сказати про пам'ять програми початкового запуску?
49. Що таке стек?
50. Що ви знаєте про обробку переривань?
51. Що ви можете сказати про пристрої вводу/виводу?
52. Що таке команди пересилання даних?
53. Які ви знаєте команди пересилання даних?
54. Які арифметичні команди знаєте?
55. Які ще команди ви знаєте?
56. Навіщо потрібні команди переходів?
57. З яких частин складається мікроконтролер?
58. Які основні ознаки 8-розрядних мікроконтролерів ви можете назвати?
59. Чим визначається продуктивність процесорного ядра мікроконтролера?
60. Які знаєте принципи побудови процесорів?
61. У чому відмінність гарвардської (фон Неймана) архітектури від прінстонської?
62. Що таке напруження зберігання інформації?
63. Які ви знаєте групи регістрів мікроконтролера?
64. Що таке порт мікроконтролера і навіщо він потрібний? Які порти бувають?
65. Які можуть бути джерела внутрішніх запитів переривань мікроконтролера?
66. Які режими роботи мікроконтролера Ви знаєте?
67. Які режими зниженого електроспоживання Ви знаєте?